1．ALU 的中文含义是（ ）

A.寄存器 B.控制器 C.总线 D.算术逻辑单元

2.目前我们所说的个人台式商用机属于( )

A.巨型机 B.中型机 C.小型机 D.微型机

3.计算机操作系统是一种（ ）

A.应用程序 B.系统程序 C.用户程序 D.中间程序

4.EPROM是指( )

A.读写存储器 B.只读存储器

C.可编程的只读存储器 D.光擦除可编程的只读存储器

5.按随机存取方式工作的存储器是（ ）

A.主存 B.堆栈 C.磁盘 D.磁带

6.在主存和CPU之间增加cache存储器的目的是( )

A.增加内存容量 B.解决CPU和主存之间的速度匹配问题

C.提高内存可靠性 D.增加内存容量，同时加快存取速度

7．以下哪个是计算机最基本的输入设备？( )

A.鼠标 B.扫描仪 C.键盘 D.手写板

8．32位的彩色深度是指同屏幕的最大颜色数为（　　　）

A.65536 B.256K C.16M D.4G

9.下列数中，最大的数是( )

A.（10011001）2 B.（227）8 C.（98）16 D.（152）10

10.在小型或微型计算机里，普遍采用的字符编码是( )

A.BCD码 B.16进制 C.格雷码 D.ASCⅡ码

11．原码乘法是（ ）

A.先取操作数绝对值相乘，符号位单独处理

B.用原码表示操作数，然后直接相乘

C.被乘数用原码表示，乘数取绝对值，然后相乘

D.乘数用原码表示，被乘数取绝对值，然后相乘

12.指令系统中采用不同寻址方式的目的主要是（ ）

A.实现存储程序和程序控制

B.缩短指令长度，扩大寻址空间，提高编程灵活性

C.可以直接访问外存

D.提供扩展操作码的可能并降低译码难度

13. CS是（ ）

A.累计器 B.代码段寄存器 C.附加段寄存 D.数据寄存器

14.在指令的地址字段中，直接指出操作数本身的寻址方式，称为( )

A.隐含寻址 B.立即寻址 C.寄存器寻址 D.直接寻址

15.下列有关运算器的描述中，哪个是正确的？( )

A.只做算术运算，不做逻辑运算 B.只做加法

C.能暂时存放运算结果 D.既做算术运算，又做逻辑运算

1.D 2.D 3.B 4.D 5. A 6.B 7.C 8.D 9.A 10.D

11.A 12.B 13.B 14.B 15.D

1．CPU主要包括（ ）

A.控制器 B.控制器、运算器、cache

C.运算器和主存 D.控制器、ALU和主存

2．在单总线结构的CPU中，连接在总线上的多个部件（ ）

A.只有一个可以向总线发送数据，但可以有多个同时从总线接收数据

B.可以有多个同时向总线发送数据，但可以有多个同时从总线接收数据

C.可以有多个同时向总线发送数据，并且可以有多个同时从总线接收数据

D.只有一个可以向总线发送数据，并且只有一个可以从总线接收数据

3．信息可以同时在两个方向上传输的总线是（ ）

A.单工 B.半双工 C.全双工 D.单双工

4．采用Cache 的目的是（ ）

A.提高存储器的速度 B.增加存储器的容量

C.降低存储器的成本 D.上述三者

5．主存中的块可以放入Cache中的唯一的位置，这种Cache是（ ）

A.全相联 B.组相联 C.块相联 D.直接映象

6．以下叙述正确的是（ ）

A.主存的存取速度可以与CPU匹配

B.主存由RAM构成，不包括ROM

C.辅存中的程序需要调入主存中才能运行

D.若指令的地址码为20位，则主存容量一定是20MB

7．下列数中最小的数为（ ）

A.（101001）2　 B.（52）8　 C.（233）16 　 D.（102）10

8．主要用于表示浮点数中阶码的表示法是（ ）

A.原码 B.补码 C.反码 D.移码

9．指令周期是指（ ）

A.CPU从主存取出一条指令的时间

B.CPU执行一条指令的时间

C.CPU从主存取出一条指令加上执行这条指令的时间

D.时钟周期时间

10．一条机器指令中包含的信息有（ ）

A.操作码、控制码 B.操作码、立即数

C.操作码、地址码 D.地址码、寄存器号

11．在指令格式设计中，采用扩展操作码的目的是（ ）

A.增加指令长度 B.增加地址码数量

C.增加指令数量 D.增加寻址空间

12．计算机操作的最小时间单位是（ ）

A.时钟周期　　 B.指令周期　　 C.CPU周期　 　 D.微指令周期

13．中断向量是（ ）

A.子程序入口地址 B.中断服务程序入口地址

C.中断服务程序入口地址的地址 D.设备地址

14．下面有关“中断”的叙述，不正确的是（ ）

A.一旦有中断请求出现，CPU立即停止当前指令的执行，转而去受理中断请求

B.CPU响应中断时暂停运行当前程序，自动转移到中断服务程序

C.中断方式一般适用于随机出现的服务

D.为了保证中断服务程序执行完毕以后，能正确返回到被中断的断点继续执行程序，必须进行现场保存操作

15．在控制信号中，相容的信号是（ ）

A.可以同时出现的 B.可以相继出现的 C.可以相互替代的 D.可以相互容错的

1.B 2.A 3.C 4.A 5.D 6.C 7.A 8.D 9.C 10.C

11.D 12.A 13.B 14.A 15.A

1．中央处理器包含（　　　）

A.运算器和主存储器 B.控制器和主存储器

C.运算器和控制器 D.运算器和输入输出接口

2．要访问容量为32KB的主存储器，至少需要二进制数地址（　　　）

A.13位 B.14位 C.15位 D.16位

3．动态RAM的特点是（　　　）

A.工作中存储内容会产生变化 B.工作中需要动态地改变访存地址

C.每次读出后，需根据原存内容重写一次 D.每隔一定时间，需要根据原存内容重写一遍

4．在计算机的层次化存储器结构中，虚拟存储器是指（　　　）

A.将主存储器当作高速缓存使用 B.将高速缓存当作主存储器使用

C.将辅助存储器当作主存储器使用 D.将主存储器当作辅助存储器使用

5．下列设备中，适合通过DMA方式与主机进行信息交换的是（　　　）

A.键盘 B.电传输入机 C.针式打印机 D.磁盘

6．串行接口是指（　　　）

A.接口与系统总线之间采取串行传送 B.接口与外围设备之间采取串行传送

C.接口的两侧采取串行传送 D.接口内部只能串行传送

7．若真值X=-1011，则[X]补（　 　）

A.1.0100 B.1.0101 C.10100 D.10101

8．补码加减运算是指（　　　）

A.操作数用补码表示，符号位单独处理

B.操作数用补码表示，连同符号位一起相加

C.操作数用补码表示，将加数变补，然后相加

D.操作数用补码表示，将被加数变补，然后相加

9．定点小数的补码表示范围是（　　　）

A.-1＜x＜1 B.-1＜x≤1 C.-1≤x＜1 D.-1≤x≤1

10．单地址指令（　　　）

A.只能对单操作数进行加工处理

B.只能对双操作数进行加工处理

C.既能对单操作数进行加工处理，也能对双操作数进行运算

D.无处理双操作数的功能

11．堆栈指针SP的内容是（　　　）

A.栈顶地址 B.栈顶内容 C.栈底地址 D.栈底内容

12．向量中断的向量地址是（　　 　）

A.通过软件查询产生 B.由中断服务程序统一产生

C.由中断源硬件提供 D.由处理程序直接查表获得

13．CPU可直接访问的存储器是( )

A.硬盘 B.软盘 C. 高速缓存 D. 光盘

14．在同步控制方式中（　　　）

A.各指令的执行时间相同 B.各指令占用的机器周期数相同

C.由统一的时序信号进行定时控制 D. CPU必须采用微程序控制方式

15．微程序存放在（　　　）

A.主存中 B.堆栈中 C.CPU中 D.磁盘中

1.C 2.C 3.D 4.C 5. D 6.B 7.D 8.B 9.C 10.C

11.A 12.C 13.C 14.C 15.A

1．冯·诺依曼机工作的基本方式的特点是( )

A.多指令流单数据流 B.按地址访问并顺序执行指令

C.堆栈操作 D.存贮器按内容选择地址

2．计算机使用总线结构的主要优点是便于实现积木化，同时( )

A.减少了信息传输量 B.提高了信息传输的速度

C.减少了信息传输线的条数 D.加重了CPU的工作量

3．存储单元是指( )

A.存放一个二进制信息位的存贮元 B.存放一个机器字的所有存贮元集合

C.存放一个字节的所有存贮元集合 D.存放两个字节的所有存贮元集合；

4．交叉存贮器实质上是一种什么存贮器，它能如何执行多个独立的读写操作？( )

A.模块式，并行 B.模块式，串行 C.整体式，并行个 D.整体式，串行

5．带有处理器的设备一般称为什么设备？( )

A.智能化 B.交互式 C.远程通信 D.过程控制

6．计算机的外围设备是指( )

A.输入/输出设备 B.外存储器

C.远程通信设备 D.除了CPU 和内存以外的其它设备

7．某机字长32位，其中1位符号位，31位表示尾数。若用定点小数表示，则最大正小数为( )

A.+（1 – 2-32） B.+（1 – 2-31） C.2-32 D.2-31

8．某计算机字长32位，其存储容量为4MB，若按半字编址，它的寻址范围是( )

A.1MB B.2MB C.3M D.4M

9．在定点二进制运算器中，减法运算实现方式是( )

A.原码运算的二进制减法器 B.补码运算的二进制减法器

C.原码运算的十进制加法器 D.补码运算的二进制加法器

10．变址寻址方式中，操作数的有效地址等于( )

A.基值寄存器内容加上形式地址（位移量） B.堆栈指示器内容加上形式地址（位移量）

C.变址寄存器内容加上形式地址（位移量） D.程序记数器内容加上形式地址（位移量）

11．用某个寄存器中操作数的寻址方式称为 ( )

A.直接寻址 B.间接寻址 C.寄存器直接寻址 D.寄存器间接寻址

12．单地址指令中为了完成两个数的算术运算，除地址码指明的一个操作数外，另一个常需采用( )

A.堆栈寻址方式 B.立即寻址方式 C.隐含寻址方式 D.间接寻址方式

13．为了便于实现多级中断，保存现场信息最有效的办法是采用( )

A.通用寄存器 B.存储器 C.堆栈 D.外存

14．中断向量地址是( )

A.子程序入口地址 B.中断服务例行程序入口地址

C.中断服务例行程序入口地址的指示器 D.中断返回地址

15．同步控制是( )

A.只适用于CPU控制的方式 B.只适用于外围设备控制的方式

C.由统一时序信号控制的方式 D.所有指令执行时间都相同的方式

1.B 2.C 3.B 4.A 5. A 6.A 7.B 8.B 9.D 10.C

11.C 12.C 13.C 14.C 15.C

1.世界上第一台通用电子数字计算机ENIAC使用的电子器件为( )

A.晶体管 B.电子管 C.大规模集成电路 D.超大规模集成电路

2.EPROM是指( )

A.闪速存储器 B.只读存储器

C.可编程的只读存储器 D.可擦可编程的只读存储器

3.计算机的存储器系统是指( )

A.RAM存储器 B.ROM存储器

C.主存储器 D.cache、主存储器和外存储器

4.外存储器与内存储器相比，外存储器( )

A.速度快，容量大，成本高 B.速度慢，容量大，成本低

C.速度快，容量小，成本高 D.速度慢，容量大，成本高

5. 若十进制数为40，则其对应的无符号二进制数为（　　　）

A．101000 B．10100 C．100100 D．10010

6.磁盘存储器的等待时间通常是指( )

A.磁盘旋转半周所需的时间 B.磁盘转2/3周所需时间

C.磁盘转1/3周所需时间 D.磁盘转一周所需时间

7.在主存和CPU之间增加cache存储器的目的是( )

A.增加内存容量 B.提高内存的可靠性

C.解决CPU与内存之间的速度匹配问题 D.增加内存容量，同时加快存取速度

8.下列数中最小的数为( )

A.（101001）2 B.（52）8 C.（2B）16 D.（44）10

9. 堆栈寻址方式中，设A为累加器，SP为堆栈指示器，MSP为SP指示的栈顶单元。如果进栈操作的动作顺序是（A）→MSP，(SP)-1→SP。那么出栈操作的动作顺序应为( )

A.(MSP)→A，(SP)+1→SP B.(SP)+1→SP，(MSP)→A

C.(SP-1)→SP，(MSP)→A D.(MSP)→A， （SP）-1→SP

10.一条机器指令是由若干条微指令组成的序列（通常叫做什么？）来实现的，而机器指令的总和便可实现整个指令系统。( )

A.微操作 B.微指令 C.指令 D.微程序

11.在指令的地址字段中，直接指出操作数本身的寻址方式，称为( )

A.隐含地址 B.立即寻址 C.寄存器寻址 D.直接寻址

12.为了便于实现多级中断，保存现场信息最有效的办法是采用( )

A．通用寄存器 B．堆栈 C．存储器 D．外存

13.在CPU中，跟踪后继指令地址的寄存器是( )

A.指令寄存器 B.程序计数器 C.地址寄存器 D.状态条件寄存器

14.下面有关“中断”的叙述，不正确的是( )

A.一旦有中断请求出现，CPU立即停止当前指令的执行，转而去受理中断请求

B.CPU响应中断时暂停运行当前程序，自动转移到中断服务程序

C.中断方式一般适用于随机出现的服务

D.为了保证中断服务程序执行完毕以后，能正确返回到被中断的断点继续执行程序，必须进行现场保存操作

15.一组专门用于堆栈的寄存器设置在其中的是( )

A.CPU B.高速缓冲存储器 C.主存储器 D.辅助存储器

1.B 2.D 3.D 4.B 5.A 6.A 7.C 8.A 9.B 10.D

11.B 12.B 13.B 14.A 15.A

1. 如果X为负数，由[X]补求[-X]补是将（ ）

A.[X]补各值保持不变 B.[X]补符号位变反，其它各位不变

C.[X]补除符号位外，各位变反，未位加1 D.[X]补连同符号位一起各位变反，未位加1

2.原码乘法是（ ）

A.先取操作数绝对值相乘，符号位单独处理

B.用原码表示操作数，然后直接相乘

C.被乘数用原码表示，乘数取绝对值，然后相乘

D.乘数用原码表示，被乘数取绝对值，然后相乘

3.指令系统中采用不同寻址方式的目的主要是（ ）

A.实现存储程序和程序控制

B.缩短指令长度，扩大寻址空间，提高编程灵活性

C.可以直接访问外存

D.提供扩展操作码的可能并降低译码难度

4.在取指周期中，按照内容访问主存以读取指令的方式是（ ）

A.指令寄存器IR B.程序状态寄存器PS C.存储器数据寄存器MDR D.程序计数器PC

5.中断向量表用来存放（ ）

A.向量地址 B.中断服务程序入口地址 C.返回地址 D.断点地址

6.同步控制方式（ ）

A.只适用于CPU内部控制 B.只适用于对外围设备控制

C.要求由统一时序信号控制 D.要求所有指令执行时间相同

7.微程序控制器比组合逻辑控制器速度要慢，主要是由于增加了从什么读取微指令的时间（ ）

A.主存储器 B.控制存储器 C.高速缓存 D.指令寄存器

8.完整的计算机系统应包括( )

A.运算器、存储器、控制器 B.配套的硬件设备和软件设备

C.主机和实用程序 D.外部设备和主机

9.构成中央处理器的两个主要部分是（　　　）

A.控制器和寄存器 B.运算器和寄存器 C. 控制器和运算器 D.控制器和存储器

10.总线主设备是指（ ）

A.掌握总线权的设备 B.CPU C.发送信息的设备 D.接收信息的设备

11.在按字节编址的存储器中，每个编址单元中存放（ ）

A.1位 B.8位 C.16位 D.32位

12.磁盘存储器采用（ ）

A.直接存取方式 B.顺序存取方式 C.先进后出存取方式 D.随机存取方式

13.动态半导体存储器的特点是（ ）

A.在工作中存储器内容会产生变化

B.每次读出后，需要根据原存内容重新写入一遍

C.每隔一定时间，需要根据原存内容重新写入一遍

D.在工作中需要动态地改变访存地址

14.下列规格的槽口中，只能适用于显卡的是（ ）

A.ISA B. PCI C. AGP D. EISA

15.串行接口是指（ ）

A.主机和接口之间、接口和外设之间都采用串行传送

B.主机和接口之间串行传送，接口和外设之间并行传送

C.主机和接口之间并行传送，接口和外设之间串行传送

D.系统总线采用串行总线

1.D 2.A 3.B 4.D 5.B 6.C 7.B 8.B 9.C 10.A

11.B 12.A 13.C 14.C 15.C

1. 冯·诺依曼型计算机的设计思想是( )

A.存储数据并按地址顺序执行 B.存储程序并按地址逆序执行

C.存储程序并按地址顺序执行 D.存储程序并乱序执行

2．在下列存储器中，存取速度最快的存储器是（　　　）

A.高速缓存 B.磁盘 C.主存 D.光盘

3．若存储器的容量为16KB，则访问它的地址线应有（　　　）

A.4根 B.10根 C.14根 D.16根

4．动态RAM存储信息依靠的是（　　　）

A.单稳态触发器 B.磁场 C.双稳态触发器 D.电容器

5．在磁盘数据记录方式中，用调频制记录数据“1”时，电流的变化方向是（　　　）

A.0次 B.1次 C.2次 D.无任何变化

6．CPU可直接编程访问的存储器是（　　　）

A.光盘存储器 B.虚拟存储器 C.磁盘存储器 D.主存储器

7．并行接口是指（　　　）

A.仅接口与系统总线之间采取并行传送 B.仅接口与外围设备之间采取并行传送

C.接口的两侧均采取并行传送 D.接口内部只能并行传送

8．主设备通常指（　　　）

A.发送信息的设备 B.接收信息的设备

C.主要的设备 D.申请并获取总线控制权的设备

9．在写磁盘过程中，适配器向主机发出DMA请求是在（　　　）

A.扇区缓冲器满时 B.扇区缓冲器空时 C.寻道完成时 D.启动磁盘时

10．若十进制数为40，则其对应的无符号二进制数为（　　　）

A.101000 B.10100 C.100100 D.10010

11．在存储器读周期时，根据程序计数器PC提供的有效地址，使用从内存中取出（ ）

A.操作码 B.操作数地址 C.转移地址 D. 操作数

12．为了减少指令中的地址数，可以采用（　　　）

A.直接寻址 B.隐含寻址 C.相对寻址 D.变址寻址

13．CPU响应中断的时机是（　　　）

A.可在任一机器周期结束时 B.可在任一工作周期结束时

C.必须在一条指令执行完毕时 D.必须在执行完当前程序段时

14．作为主要的控制方式，异步控制常用于（　　　）

A.单总线结构中 B.微型计算机中的CPU控制中

C.组合逻辑控制器中 D.微程序控制器中

15．存放微程序的存储器是（　 　 ）

A.主存 B.硬盘 C.随机存储器 D.只读存储器

1.C 2.A 3.C 4.D 5. B 6.D 7.C 8.D 9.B 10.A

11.A 12.B 13.C 14.A 15.D

1．完整的计算机系统应包括（ ）

A．运算器、控制器、存储器 B. 主机和实用程序

C. 硬件和软件 D．主机和外部设备

2．在下述存储器中，允许随机访问的存储器是（ ）

A．磁带 B．堆栈 C．磁盘 D．半导体存储器

3．EPROM是指（ ）

A．读写存储器 B．只读存储器

C．可编程的只读存储器 D．光擦除可编程的只读存储器

4．存储单元是指（ ）

A．存放一个机器字的所有存储元 B．存放一个二进制信息位的存储元

C．存放一个字节的所有存储元的集合 D．存放两个字节的所有存储元的集合

5．在虚拟存储器中，当程序正在执行时，完成地址映射的是（ ）

A．程序员 B．编译器 C．装入程序 D．操作系统

6．当采用双符号位时，发生溢出的特征是：双符号位为（ ）

A．00 B．11 C．10 D．都不是

7．原码加法运算是指（ ）

A．取操作数绝对值直接相加，符号位单独处理 B．操作数用补码表示，连同符号位一起相加

C．操作数用补码表示，根据符号位决定实际操作 D．将操作数转化为原码后再相加

8．规格化浮点数尾数的最高数位为1的条件是（ ）

A．所有浮点数 B． 浮点数为负 C．浮点数为正 D．阶码以2为底的正数

9．根据国标规定，每个汉字在计算机内占用（ ）

A．1个字节 B．2个字节 C．3个字节 D．4个字节

10．在机器数中，零的编码是唯一的是（ ）

A．原码 B．反码 C．补码 D．阶码

11．零地址指令采用（ ）

A．立即寻址 B．堆栈寻址 C．间接寻址 D．变址寻址

12. 堆栈指针SP的内容是（ ）

A．栈底单元内容 B．栈底单元地址 C．栈顶单元内容 D．栈顶单元地址

13．指令周期是指（ ）

A．CPU从主存取出一条指令的时间 B．CPU执行一条指令的时间

C．CPU从主存取出一条指令加上执行这条指令的时间 C．时钟周期时间

14．CPU响应DMA请求是在（ ）

A．一个时钟周期结束时 B．一个总线周期结束时

C．一条指令结束时 D．一段程序结束时

15．在同步控制方式中，各操作（ ）

A．由统一时序信号控制 B．由CPU控制 C．按需分配时间 D．用异步应答实现衔接

1.C 2.D 3.D 4.A 5. D 6.C 7.D 8.C 9.B 10.C

11.B 12.D 13.C 14.B 15.A